

Реферат за избор проф. др Мила Томашевића у ДОПИСНОГ члана АИНС

Одлуком Председништва АИНС-а на седници 2.7.2024.године одређени смо у Комисију за писање реферата по овом избору. Провером конкурсног материјала која нам је достављена, а у складу са Статутом и Правилником АИНС-а, може се потврдити да су биографија, научни, стручни и остали доприноси приказани коректно и да су сви подаци јасно приказани.

1. Биографски подаци

Мило Томашевић, редовни професор Електротехничког факултета Универзитета у Београду, Катедра за рачунарску технику и информатику, рођен је 18.05.1957. године у Никшићу. Основну школу и гимназију завршио је у Никшићу као носилац дипломе "Луча". Током школовања освајао је прва места на градским, републичким и савезним (СФРЈ) такмичењима из математике, историје и географије. На Електротехнички факултет у Београду уписао се 1975. године и дипломирао 1980. године на Одсеку за електронику као један од најбољих студената на одсеку. Магистарски рад одбранио је 1984. године, а докторску дисертацију из области рачунарске технике и информатике "*Нови хардверски протокол за кохеренцију кеш меморија у мултипроцесорским системима са заједничком меморијом*" 1992. године, такође на Електротехничком факултету у Београду. Након дипломирања радио је у Институту "Михајло Пупин" напредујући све до категорије саветника. 1994. године је постао хонорарни доцент Електротехничког факултета Универзитета у Београду, а 1995. Постао доцент са пуним радним временом на Катедри за рачунарску технику и информатику Електротехничког факултета. У звање ванредног професора изабран је 2000. године, а звање редовног професора 2015. године. У периоду 1990-91. године био је и гостујући истраживач на универзитету *Purdue, West Lafayette, САД*. Евидентно из остварене биографије да кандидат има академски и инжењерски афинитет и одговарајуће напредовање са резултатима.

2. Научни резултати

Главне области истраживачког интересовања кандидата су архитектура и организација рачунара, паралелни системи, алгоритми и структуре података, криптографија, итд. Објавио је преко 130 радова у међународним и домаћим часописима и на конференцијама, од којих 23 у часописима са SCI листе (2 рада у часописима категорија M21a, 3 рада у часописима категорија M21, 7 рада у часописима категорија M22, 11 рада у часописима категорија M23). По бази Scopus има *Hirsch*-ов индекс 10 и 370 цитата за 61 цитиран рад. Остварена цитираност квалификује остварене резултате као оригинална научна истраживања призната на међународном нивоу. Поседује међународну препознатљивост у области истраживања мултипроцесорских система са заједничком дистрибуираном меморијом и области протокола кохеренције кеш меморија. Један рад из ове области у којем је коаутор је цитиран преко 118 пута. Коаутор је две едитоване књиге на енглеском језику у издању IEEE Computer Society Press из ових области које су имале значајну продају и цитираност у претходном периоду. Ове књиге су коришћене и у постдипломској настави на неким универзитетима у иностранству.

Препознатљивост и компетентност у области свог истраживања је разлог због којег је одржао, са коауторима, више предавања по позиву и туторијала код нас и у иностранству (САД, Немачка, Италија, Сингапур, Јужна Кореја, Пољска, Бугарска) у разним компанијама (Encore, NCR, TDT). Посебно треба истаћи вишедневне туторијале на најпрестижнијим међународним конференцијама из области архитектуре рачунара (ISCA, HPCA) као и семинаре на иностраним универзитетима (Pisa, Purdue). Обављао је рецензирање радова за међународне часописе са SCI листе (*IEEE Transactions on Computers, IEEE Proceedings, IEEE Micro, IEEE Concurrency, Software: Practice and Experience*, итд.). Рецензирао је радове за међународне конференције (ICPP, HICSS, COMPSAC, ECBS, итд.) као и за велики број домаћих часописа и конференција.

3. Инжењерске реализације (члан 5 други став)

У Институту Михајло Пупин и на Електротехничком факултету је био учесник неколико десетина домаћих и међународних пројеката који су за резултат имали и иновативне реализације рачунарских и наменских система, идејних пројеката, као и пројектних студија. Радио је у пројектним тимовима на разнородним пројектима – научним и комерцијалним, цивилне и војне намене, за домаће и иностране наручиоце, за западно (САД) и источно тржиште (Русија). Учествовао је у развоју и реализацији како специјализованог хардвера тако и софтверских система. Од значајнијих хардверских реализација треба поменути специјализовани микропрограмски процесор RISC архитектуре у дискретној технологији за убрзање извршавања примитива оперативног система, систем заснован на рефлективној меморији који је компанија *Encore* уграђивала у своје комерцијалне *data storage* процесоре који су у то време били најбржи на тржишту, као и више наменских рачунарских система. Од софтверских реализација може се истаћи свеобухватно окружење за развој микропрограма специјализованог процесора, као и сам комплетан систем микропрограма, низ софтверских пакета за симулацију различитих врста мултипроцесорских система са заједничком меморијом. Радио је и експертизу за компанију *Hewlett Packard* из области меморијске хијерархије.

4. Остали показатељи успеха (наставни и други резултати)

Кандидат је имао натпросечно велико наставно ангажовање у настави на Електротехничком факултету Универзитета у Београду у периоду од три деценије. Установио је или потпуно реформисао десетак предмета из програмирања, алгоритама и структура података и мултипроцесорских система на основним, мастер и докторским студијама на Електротехничком факултету. Сви предмети на основним студијама (претежно базични са великим бројем студената) су захтевали успостављање и организацију лабораторија. Аутор је књиге из алгоритама и структура података која се користи за три предмета на Факултету, као и на неким универзитетима у региону (Погорица, Бањалука, Источно Сарајево). Такође, у периоду од преко две деценије дао је велики допринос развоју наставе рачунарске технике и информатике у региону јер је као гостујући професор предавао неколико рачунарских предмета на више сродних факултета (ПМФ и ЕТФ у Подгорици, ЕТФ у Бањалуци, ЕТФ у Источно Сарајево, Војно-техничка академија у Београду). Водио је 6 одбрањених докторских радова, 9 магистарских радова и велики број дипломских радова основних и мастер студија.

Препознатљив је и допринос кандидата у организацији научно-истраживачког рада. На Електротехничком факултету Универзитета у Београду обављао је функције шефа Катедре за рачунарску технику и информатику и продекана за сарадњу са привредом. У периоду од 2018. до 2021. године био је декан Факултета, а пре и после тога, у два наврата, и в.д. декана. Учествовао је у раду више тела Универзитета у Београду (Сенат, стручно Веће техничко-технолошких наука, Веће групаације техничко-технолошких наука, Скупштина КОНУС-а). Члан је Скупштине Института "Михајло Пупин", Београд, у којем је започео каријеру и формирао се као инжењер и истраживач. Био је члан Савета Учитељског факултета Универзитета у Београду.

Веома је ангажован у струковним удружењима. Члан је Председништва ЕТРАН-а и Управног одбора Друштва за телекомуникације. Члан је међународне струковне организације HiPEAS за рачунарство високих перформанси. Био је члан програмских одбора више домаћих и међународних конференција (*Engineering of Computer Based Systems*, ЕТРАН, Телфор, Информационе технологије, Инфотек).

5. Признања и награде

Носилац је повеље "Капетан Миша Анастасијевић" за укупан научно-стручни допринос развоју рачунарске технике и информатике у Србији, 2020. године. Добио је три награде за радове на ЕТРАН-у и на међународној конференцији HICSS. Добио је више награда на разним такмичењима из више предмета приликом школовања као и за успех у школовању и студирању.

На крају, провером и валидацијом доприноса кандидата може се закључити да проф. др Мило Томашевић има значајно више резултата од минималних резултата потребних за избор у редовног професора, што је неопходан услов за избор у дописног члана. Његови резултати одражавају балансиране академске, научне и инжењерске афинитете. У целокупном деловању кандидата могу се уочити два периода: првих 15 година у Институту "Михајло Пупин" где преовладавају инжењерски резултати и скоро три деценије на Електротехничком факултету Универзитета у Београду где преовладавају научни и наставни доприноси, као и значајно ангажовање у организацији научно-наставног рада. Иако је завршио одсек за електронику, магистрирао је, докторирао и од почетка каријере радио у области рачунарске технике и информатике, што потпуно одговара делатности одељења електротехничких наука за које конкурише.

МИШЉЕЊЕ И ПРЕДЛОГ КОМИСИЈЕ

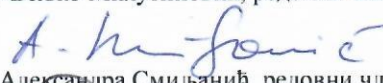
На основу претходно наведеног образложења, вредновања и оцена датих у овом реферату, као и прегледаног комплетног материјала у поднетој пријави, Комисија констатује да проф. др Мило Томашевић задовољава све критеријуме за избор и са задовољством једногласно предлаже Скупштини АИНС-а да га изабере за дописног члана Академије инжењерских наука Србије, одељење електротехничких наука.

Београд, 31.08.2024.год.

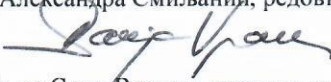
Комисија за писање реферата
одређена одлуком Председништва АИНС на седници 2.7.2024.године



проф. др Вељко Милутиновић, редовни члан АИНС



проф. др Александра Смиљанић, редовни члан АИНС



проф. др Сања Вранеш, редовни члан АИНС



Академија инжењерских
наука Србије (АИНС)

Одељење
електротехничких наука

Пријава на конкурс за избор нових дописних чланова АИНС

Поштовани,

Одељење електротехничких наука АИНС је одржало седницу 10.6.2024. године којој је присуствовало 16 редовних и дописних чланова од 22 члана у Радном саставу тако да је кворум од најмање 50% био задовољен.

На предлог редовних чланова проф. др Вељка Милутиновића и проф. др Александре Смиљанић, Одељење је одлучило тајним гласањем са 15 гласова за да предложи проф. др Мила Томашевића за новог дописног члана АИНС.

У Београду 12.6.2024. године

Секретар Одељења електротехничких наука

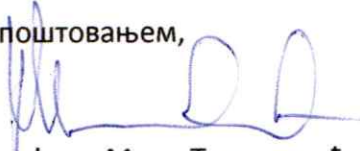
Проф. др Миодраг Поповић

Академији инжењерских наука Србије

Поштовани,

Сагласан сам са предлогом да будем кандидован за дописног члана Академије инжењерских наука Србије.

Београд, 26.05.2024.

С поштовањем,

Проф. др Мило Томашевић



Мило Томашевић, редовни професор Електротехничког факултета Универзитета у Београду, Катедра за рачунарску технику и информатику. Члан Скупштине Института “Михајло Пупин”, Београд, Члан Председништва *ЕТРАН*-а. Декан Електротехничког факултета од новембра 2017. до краја 2021. Контакт подаци: моб. тел. +381 64 1291800, email: mvt@etf.bg.ac.rs

Рођен је 18.05.1957. године у Никшићу. Основну школу и гимназију завршио је у Никшићу као носилац дипломе “Луча”. Током школовања освајао је прва места на градским, републичким и савезним (СФРЈ) такмичењима из математике, историје и географије. На Електротехнички факултет у Београду уписао се 1975. године и дипломирао 1980. године. Магистарски рад одбранио је 1984. године, а докторску дисертацију *Нови хардверски протокол за кохеренцију кеш меморија у мултипроцесорским системима са заједничком меморијом* 1992. године, такође на Електротехничком факултету у Београду. Након дипломирања радио је у Институту Михајло Пупин напредујући све до категорије саветника. 1994. године је постао хонорарни доцент Електротехничког факултета Универзитета у Београду да би од 1995. потпуно прешао на Катедру за рачунарску технику и информатику Електротехничког факултета. У звање ванредног професора изабран је 2000. године, а звање редовног професора 2015. године. У периоду 1990-91. године био је и гостујући истраживач на универзитету *Purdue, West Lafayette, САД*.

Настава: Установио је или реформисао десетак предмета из програмирања, алгоритама и структура података и мултипроцесорских система на основним, мастер и докторским студијама на Електротехничком факултету, а сви укључују и лабораторије. Аутор је уџбеника из алгоритама и структура података. Такође, у периоду од преко две деценије дао је велики допринос развоју наставе рачунарства у региону јер је предавао је на више сродних факултета (универзитети у Подгорици, Бањалуци, Источном Сарајеву, Војно-техничка академија). Ментор је 6 докторских радова и великог броја дипломских радова основних и мастер студија.

Научни рад: Главне области истраживачког интересовања су архитектура и организација рачунара, паралелни системи, алгоритми и структуре података, криптографија, итд. Објавио је преко 130 радова (од којих 23 у часописима са SCI листе) у међународним и домаћим часописима и на конференцијама. Има Hirsch-ов индекс 9 и 370 цитата по бази Scopus. Коаутор је две едитоване књиге на енглеском језику у издању IEEE Computer Society Press које су имале значајну продају и цитираност у претходном периоду.

Инжењерска делатност: У Институту Михајло Пупин и на Електротехничком факултету је био учесник неколико десетина домаћих и међународних пројеката који су за резултат имали и иновативне реализације хардверско-софтверских производа, као и пројектних студија. Члан је међународне струковне организације HiPEAC.

Међународна сарадња: Учествовао на COST, Erasmus+ и WUS пројектима. Одржао је, са коауторима, више предавања по позиву и туторијала код нас и у иностранству (САД, Немачка, Италија, Сингапур, Јужна Кореја, Пољска, Бугарска) у разним компанијама (Encore, NCR, TDT), као и на више престижних међународних конференцијама (ISCA, NPCA) и универзитетима (Pisa, Purdue). Рецензент радова у страним часописима *IEEE Transactions on Computers*, *IEEE Proceedings*, *IEEE Micro*, *IEEE Concurrency*, *Software: Practice and Experience*, итд, као и међународним конференцијама *ICPP*, *HICSS*, *COMPSAC*, *ECBS*, итд. Ч

Организационо ангажовање: На Електротехничком факултету Универзитета у Београду обављао је функције шефа катедре за РТИ, продекана за сарадњу са привредом, а у периоду од 2017. до 2021. године био је декан Факултета. Члан је Председништва *ЕТРАН*-а и програмских одбора за више конференција.

Награде: Носилац је награде “Капетан Миша Анастасијевић” за за научно-стручни допринос развоју рачунарске технике и информатике у Србији. Добио је три награде за радове на ЕТРАН-у и на међународној конференцији HICSS.

Породица и хоби. Ожењен (супруга Виолета, професор на Универзитету Сингидунум), двоје деце, Весна и Војислав. Рекреативно се бави кошарком, тенисом и стоним тенисом. Воли да чита и слуша музику.

Проф. др Мило Томашевић, дипл. инж. електротехнике

Одабраних 5 научних доприноса

1. Protić J., Tomašević M., Milutinović V., "Distributed Shared Memory: Concepts and Systems," *IEEE Parallel & Distributed Technology*, Vol. 4, No. 2, Summer 1996, pp. 63-79, ISSN: 1063-6552, IF(1998): 1.727, M21, citiran 118 puta. Веома цитирана анализа тада модерног концепта у архитектури рачунара - дистрибуиране дељене меморије.
2. Trobec R., Vasiljević R., Tomašević M., Milutinović V., Beivide R., Valero M., "Interconnection Networks in Petascale Computer Systems: a Survey", *ACM Computing Surveys*, Vol. 49, No. 3, September 2016, pp. 1-25, ISSN: 0360-0300, IF(2016): 6.748, M21a, citiran 19 puta. Систематски и свеобухватни приказ интерконекционих мрежа за модерне суперачунаре.
3. Tomašević V., Tomašević M., "An Analysis of Chain Characteristics in the Cryptanalytic TMTO Method", *Theoretical Computer Science*, Vol. 501, August 2013, pp. 52-61, ISSN: 0304-3975, IF(2013): 0.516, M23, citiran 4 puta. Предлог примене "савршених" ланаца у TMTO методу уз детаљан математички модел и симулациону анализу.
4. Dundjerski D., Tomašević M., "Automatic Database Troubleshooting of Azure SQL Databases", *IEEE Transaction on Cloud Computing*, DOI: 10.1109/TCC.2020.3007016, Vol. 10, No. 3, July-September 2022, pp. 1604-1619, ISSN: 2168-7161, IF(2020): 5.938, M21a, citiran 1 put. Пројектовање, имплементација и евалуација продукционог система за аутоматску детекцију грешака у клауд окружењу.
5. Tomašević M., Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors, Part 1," *IEEE Micro*, Vol.14., No.5, October 1994., pp. 52-59, ISSN: 0272-1732, IF: 0.43, M22, citiran 33 puta. Компаративна анализа тада модерних протокола за одржање кохеренције приватних кеш меморија у мултипроцесорским системима уз предлоге за побољшање перформанси.

Одабраних 5 инжењерских доприноса:

1. Потих В., Ђорђевић Ј., Ранђић С., Томашевић М., Бојовић М. *Развој и реализација процесора мултипроцесне обраде*. Наручилац: Институт проблема управљања, Москва. Пројектован и реализован специјализовани нијропограмачки процесор RISC архитектуре за убрзање извршавања примитива оперативног система.
2. Цигурски О., Томашевић М., Петронијевић Д., Марјанов З. *Развој и симулација дистрибуираног авионског рачунарског система*, Наручилац ВТИ Жарково. Пројектован и симулиран рачунарски систем за планирани развој новог авиона.
3. Томашевић М. *Софтверски систем и развојно окружење за процесор мултипроцесне обраде*. Наручилац: Институт проблема управљања, Москва. Релизовано комплетно развојно окружење (асемблер, линкер, пуњач, симулатор) и у њему развијен и тестиран комплетан микропрограмачки систем за процесор мултипроцесне обраде.
4. Томашевић М., Милутиновић В. Развој хардверског протокола за одржавање кохеренције кеш меморија у мултипроцесорском систему са заједничком меморијом и заједничком магистралом. Наручилац: компанија NCR, Аугсбург, Немачка. Развијен и евалуиран нови инвалидациони хардверски протокол за одржавање кеш кохеренције за фирму NCR.
5. Савић С. Томашевић М., Милутиновић В. Развој и реализација мултипроцесорског система са рефлексивном меморијом заснованог на РС рачунарима, Наручилац: компанија Encore, САД. Развијен и имплементиран систем заснован на рефлексивној меморији који је компанија Encore уграђивала у своје *data storage* системе који су у то време били најбржи на тржишту

РЕЗИМЕ РЕЗУЛТАТА КАНДИДАТА

Име и презиме, датум и место рођења, завршен факултет, место и датум

Мило Томашевић, 18.5. 1957., Електротехнички факултет, Универзитет у Београду, 30.6.1980.

Тема Докторског рада, ментор, датум одбране докторске тезе и факултет

Нови хардверски протокол за кохеренцију кеш меморија у мултипроцесорским системима са заједничком меморијом, проф. др Вељко Милутиновић, 29.12.1992., Електротехнички факултет, Универзитет у Београду

Запослење: најдуже, садашње; (за пензионере и датум пензионисања), институција и врста посла

Електротехнички факултет, Универзитет у Београду (од 1995.) редовни професор

Област научног и инжењерског рада и ORCID идентификатор

Рачунарска техника и информатика, ORCID ID: 0000-0002-4450-4812

Редовни професор 2015 Научни саветник _____ Дописни члан АИНС од _____ године.

1. Научно-истраживачки резултати (ПРИЛОЗИ 2 и 3 ПРАВИЛНИКА МИНИСТАРСТВА)

Они који конкуришу за редовне чланове уписују број до избора у дописног + број након избора (пример: 24+6)

M10	МОНОГРАФИЈЕ И МОНОГРАФСKE СТУДИЈЕ	ТИП	M11	M12	M13	M14
		БРОЈ				3

M20	РАДОВИ МЕЂУНАРОДНОГ ЗНАЧАЈА	ТИП	M21a	M21	M22	M23	M24	M28	M29
		БРОЈ	2	3	7	11			

M30	МЕЂУНАРОДНИ СКУПОВИ	ТИП	M31	M32	M33	M34	M35	M36
		БРОЈ	2	6	34	5		

M40	НАЦИОНАЛНЕ МОНОГРАФИЈЕ	ТИП	M41	M42	M44	M45	M48	M49
		БРОЈ				2		

M50	ЧАСОПИСИ НАЦИОНАЛНИ	ТИП	M51	M52	M53	M54	M55
		БРОЈ		7	4		

M60	НАЦИОНАЛНИ СКУПОВИ	ТИП	M61	M62	M63	M64	M66
		БРОЈ			48		

M80	ТЕХНИЧКА РЕШЕЊА	ТИП	M81	M82	M83	M84	M85	M86	M87
		БРОЈ							

M90	ПАТЕНТИ	ТИП	M91	M92	M93	M94	M95	M96	M97	M98
		БРОЈ								

M100	ИЗВЕДЕНА ДЕЛА, НАГРАДЕ, СТУДИЈЕ, ИЗЛОЖБЕ	ТИП	M101	M102	M103	M104	M105	M106	M107	M108
		БРОЈ								
		ТИП	M109	M110	M111	M112				
		БРОЈ								

2. Цитираност (одређује се према SCOPUS-у)

2.1 Број цитираних радова на SCOPUS-у 61

2.2 Укупан број цитата 370

2.3 Број хетероцитата 294

2.4 Цитираност у књигама ?, дисертацијама ? и значајним иностраним публикацијама ?

2.5 Хиршов индекс (h-фактор) према броју хетероцитата 10

3. Документоване инжењерске реализације (техничко-технолошки пројекти примењени у пракси) (потребе привреде подразумевају и инфраструктурне и јавне објекте)

Р.Б.	Активност	Главни	Извођачки	Технички	Остали
1.	Урађени значајни пројекти за потребе привреде	8			
2.	У потпуности изведени већи пројекти за потребе привреде (број пројеката је део од пројеката под 1.)	6			
3.	Број ревизија (рецензија) привредних пројеката		Број експертских оцена		2
4.	Руковођење: Изградњом привредних објеката		Радам привредних објеката		
5.	Остало: (нпр. Извођење других пројеката, и др.)	18			

4. Остали показатељи успеха

1.	Награде међународне	1	4.	Рецензије WoS-SCI-IF радова	10+
2.	Награде домаће	4	5.	Рецензије међународних пројеката	
3.	Уређивачки одбори часописа	2	6.	Чланство у научним и стр. удруж.	2

5. Доприноси развоју услова научно-истраживачког рада

- 5.1 Формирање: 1. Лабораторије 3 2. Истраживачке групе ____
3. Нови истраживачки правци ____ 4. Центри изврности ____
- 5.2 Менторство: Др 6
- 5.3 Педагошки рад: 1. Број уџбеника 1 2. Збирка задатака ____
3. Број курсева: 10 4. Основне студије 6 5. Мастер студије 2 6. Др студије 2
- 5.4 Међународна сарадња: 1. Руковођење пројектима ____ 2. Учешће на пројектима 4
3. Студијски боравак у иностранству дужи од 2 месеца 1
- 5.5 Одржавање научних скупова: 1. Председник програмског ____ 3. Секретар програмског ____ 5. Члан програмског 4
2. /организационог одбора ____ 4. /организационог одбора ____ 6. /организационог одбора ____

6. Организација научног рада

- 6.1 Руковођење: Домаћим пројектима ____
- 6.2 Руковођење у Министарству науке: 1. Министар ____ 2. Држ.сек. ____ 3. Помоћник ____ 4. Предс.МНО ____
- 6.3 Руковођење у Инжењерској комори: 1. Председник ____ 2. Предс.Скупштине ____ 3. Предс.Комисије ____
- 6.4 Активности у Министарству науке: 1. Матични одбори ____ 2. Вођење комисија ____
- 6.5 Руковођење научним институцијама: 1. Универзитети 2 2. Факултети 3
3. Институте 2 4. Лабораторије ____
5. Катедре ____1 6. Одсеци, смерови 1
- 6.6 Руковођење и активности у другим друштвима: 1. Научним ____ 2. Стручним 3

Датум

24.6.2024. године

Потпис кандидата



Milo Tomašević, Full Professor at the School of Electrical Engineering, University of Belgrade, Department of Computer and Software Engineering. Member of Assembly board of Michael Pupin Institute, Belgrade. Member of Presidency of ETRAN. The Dean of the School of Electrical Engineering, University of Belgrade in the period 2017. - 2021. Contact: mob. tel. +381 64 1291800, email: mvt@etf.bg.ac.rs

He was born on May, 18, 1957 in Nikšić, Montenegro. He finished elementary school and high school in Nikšić with "Luča" diplomas. During his schooling, he won first places in the municipal, republic, and state (SFRJ) competitions in mathematics, history, and geography. He enrolled at the School of Electrical Engineering in Belgrade in 1975 and graduated in 1980. He defended his master's thesis in 1984, and his doctoral dissertation *New cache coherence hardware protocol for shared memory multiprocessor systems* in 1992, also at the Faculty of Electrical Engineering in Belgrade. After graduating, he worked at the Mihajlo Pupin Institute, progressing all the way to the category of advisor. In 1994, he became a part-time assistant professor at the School of Electrical Engineering, University of Belgrade, and in 1995, he moved completely to the Department of Computer and Software Engineering of the School of Electrical Engineering, where he still works as a full-time professor. He was elected to the title of associate professor in 2000, and to the title of full professor in 2015. In the period 1990-1991 he was also a visiting researcher at Purdue University, West Lafayette, USA.

Teaching activities: Established or reformed several courses in programming, algorithms or data structures, and multiprocessor systems at the undergraduate, master's, and doctoral levels, all including laboratories. He is the author of textbooks on algorithms and data structures. Also, in a period of over two decades, he made a great contribution to the development of computer science teaching in the region because he taught it at several related faculties (universities in Podgorica, Banja Luka, East Sarajevo, Military Technical Academy). He is the mentor of 6 doctoral theses and a large number of bachelor's and master's degree theses.

Scientific work: The main areas of research interest are computer architecture and organization, parallel systems, algorithms and data structures, cryptography, etc. He has published over 130 papers (of which 23 in journals from the SCI list) in international and domestic journals and at conferences. he has *h*-index of 9 and about 370 citations according to Scopus. He is the co-author of two edited books in English published by IEEE Computer Society Press, which had significant sales and citations in the previous period.

Professional activity: In IMP and at ETF, he was a participant in several dozen domestic and international projects, which resulted in innovative realization of hardware and software products, as well as project studies. He is a member of the HiPEAC professional organization.

International cooperation: He participated in COST, Erasmus+, and WUS projects. He held, with co-authors, several invited lectures and tutorials here and abroad (USA, Germany, Italy, Singapore, South Korea, Poland, Bulgaria) in various companies (Encore, NCR, TDT), as well as at several prestigious international conferences (ISCA, HPCA) and universities (Pisa, Purdue). He served as the reviewer of papers in international journals (IEEE Transactions on Computers, IEEE Proceedings, IEEE Micro, IEEE Concurrency, Software: Practice and Experience, etc.), as well as international conferences (ICPP, HICSS, COMPSAC, ECBS, etc).

Organizational involvement: At the School of Electrical Engineering, University of Belgrade, he held the positions of Head of the Department for Computer and Software Engineering, Vice-dean for cooperation with the companies, and in the period from 2017 to 2021 he was the Dean of the School. He is a member of the Presidency of ETRAN and program committees for several conferences.

Awards: He is the recipient of the "Captain Miša Anastasijević" award for his scientific and professional contribution to the development of computer engineering and informatics in Serbia. He received three awards for the papers at ETRAN conferences and one at HICSS conference.

Family and hobby. Married (wife Violeta, full professor at Singidunum University), two children, Vesna and Vojislav. Recreationally, he plays basketball, tennis, and table tennis. He likes to read and listen to music.

Obavezni:

Kobson

31 https://ezproxy.nb.rs:2058/nauka_u_srbiji.132.html?autor=Tomasevic%20Milo%20V

Scopus

61 Cit. 370 h = 10 <https://www.scopus.com/authid/detail.uri?authorId=7005976547>

Google Scholar

82 Cit. 1456 h = 16 <https://scholar.google.com/citations?hl=en&pli=1&user=dvCCvYVoL1IC>

WoS: nadjena tri identiteta

11 Cit. 17, h = 2 <https://www.webofscience.com/wos/author/record/45403311>

20, Cit. 30 h = 3 <https://www.webofscience.com/wos/author/record/30518819>

10, Cit. 174 h = 5 <https://www.webofscience.com/wos/author/record/30161191>

Opcioni:

ResearchGate <https://www.researchgate.net/profile/Milo-Tomasevic>

Избори АИНС 2024.
Одељење електротехничких наука
Дописни члан

Мило В. Томашевић

I. НАУЧНО-ИСТРАЖИВАЧКИ РЕЗУЛТАТИ

M10 – Монографије, монографске студије, тематски зборници, лексикографске и картографске публикације међународног значаја

M14 Рад у тематском зборнику међународног значаја

1. Tomašević M., Milutinović V., *Hardware Solutions for Cache Coherence Problem in Shared-Memory Multiprocessors* in *Cache Coherence Problem in Shared-Memory Multiprocessors: Hardware Solutions*, IEEE Computer Society Press, Los Alamitos, CA, USA, July 1993.
2. Protić, J., Tomašević M., Milutinović V., *An Overview of Distributed Shared Memory* in *Distributed Shared Memory: Concepts and Systems*, IEEE Computer Society Press, Los Alamitos, CA, USA, July 1997.
3. Milutinović, V., Tomašević, M., Protić, J., Savić, S., Jovanović, M., and Grujić, A., "A Reflective Memory System for Personal Computers" in *Surviving the Design of Microprocessor and Multimicroprocessor Systems – Lessons Learned by Milutinović, V.*, John Wiley & Sons, 2000.

M17 Уређивање тематског зборника, лексикографске и картографске публикације водећег међународног значаја

1. Tomašević M., Milutinović V., *Cache Coherence Problem in Shared-Memory Multiprocessors: Hardware Solutions*, IEEE Computer Society Press, Los Alamitos, CA, USA, July 1993.
2. Protić, J., Tomašević M., Milutinović V., *Distributed Shared Memory: Concepts and Systems*, IEEE Computer Society Press, Los Alamitos, CA, USA, July 1997.

M20 – Радови међународног значаја

M21a Рад у међународном часопису изузетних вредности

1. Dundjerski D., Tomašević M., "Automatic Database Troubleshooting of Azure SQL Databases", *IEEE Transaction on Cloud Computing*, DOI: 10.1109/TCC.2020.3007016, Vol. 10, No. 3, July-September 2022, pp. 1604-1619, ISSN: 2168-7161, IF(2020): 5.938, citiran 1 put
2. Trobec R., Vasiljević R., Tomašević M., Milutinović V., Beivide R., Valero M., "Interconnection Networks in Petascale Computer Systems: a Survey", *ACM Computing Surveys*, Vol. 49, No. 3, September 2016, pp. 1-25, ISSN: 0360-0300, IF(2016): 6.748, citiran 19 puta

M21 Рад у врхунским међународним часописима

1. Kepuška K., Tomašević M., "A lightweight framework for cyber risk management in Western Balkan higher education institutions, ", *PEERJ Computer Science*, April 2024, pp. 1-3, DOI: 10.1002/cpe.7135, ISSN: 1532-0626, IF(2022): 3.8, citiran 0 puta
2. Protić J., Tomašević M., Milutinović V., "Distributed Shared Memory: Concepts and Systems," *IEEE Parallel & Distributed Technology*, Vol. 4, No. 2, Summer 1996, pp. 63-79, ISSN: 1063-6552, IF(1998): 1.727, citiran 118 puta
3. Grujić A., Tomašević M., Milutinović V., "A Simulation Study of Hardware-Oriented DSM Approaches", *IEEE Parallel & Distributed Technology*, Vol. 4, No. 1, Spring 1996, pp. 74-83, ISSN: 1063-6552, IF(1998): 1.727, citiran 17 puta

M22 Рад у истакнутом међународном часопису

1. Mišić M., Tomašević M., "Comparison of Parallel Central Processing Unit- and Graphics Processing Unit-based Implementations of Greedy String Tiling Algorithm for Source Code Plagiarism Detection", *Concurrency and Computation: Practice and Experience*, Vol. 27, Issue 1, June 2022, pp. 1-12, DOI: 10.1002/cpe.7135, ISSN: 1532-0626, IF(2021): 1.831, citiran 1 put
2. Mišić M., Kovačev P., Tomašević M., "Improving Performance of Background Subtraction on Mobile Devices: a Parallel Approach" *Journal of Real-Time Image Processing*, November 2021, DOI: 10.1007/s11554-021-01184-x, ISSN: 1861-8200, IF(2021): 1.935, citiran 1 put
3. Blagojević V., Bojić D., Bojović M., Cvetanović M., Đorđević J., Đurđević Đ., Furlan B., Gajin S., Jovanović Z., Milićev D., Milutinović V., Nikolić B., Protić J., Punt M., Radivojević Z., Stanisavljević Ž., Stojanović S., Tartalja I., Tomašević M., Vuletić P., "A Systematic Approach to Generation of New Ideas for PhD Research in Computing", *Advances in Computers*, Vol. 104, January 2017., pp. 1-32, 10.1016/bs.adcom.2016.09.001 ISSN: 0065-2458, IF(2017): 1.514, citiran 18 puta
4. Dundjerski D., Tomašević M., "GPU-Based Parallelization of the OSPF and BGP Routing Protocols", *Concurrency and Computation: Practice and Experience*, Vol. 27, Issue 1, January 2015, pp. 237-251, ISSN: 1532-0626, IF(2015): 0.942, citiran 2 puta
5. Punt M., Tomašević M., Đorđević J., "Evaluation and Analysis of an On-line Error Detection Monitoring Technique", *Computers and Electrical Engineering*, Vol. 39, Issue 2, February 2013, pp. 261-273, ISSN: 0045-7906, IF(2013): 0.992, citiran 0 puta
6. Tomašević M., Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors, Part 2," *IEEE Micro*, Vol.14., No.6, December 1994., pp. 61-66, ISSN: 0272-1732, IF: 0.43, citiran 0 puta
7. Tomašević M., Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors, Part 1," *IEEE Micro*, Vol.14., No.5, October 1994., pp. 52-59, ISSN: 0272-1732, IF: 0.43, citiran 33 puta

M23 Рад у међународном часопису

1. Tomašević V., Tomašević M., "Double Time-Memory Trade-Off in OSK RFID Protocol", *Wireless Personal Communication*, 108(1), August 2019, pp. 551-568, DOI: 10.1007/s11277-019-06417-8, ISSN: 0929-6212, IF(2019): 1.061, citiran 1 put
2. Tomašević V., Tomašević M., Bojanić S., "Interval-based Recording of Generated Pseudo-Random Numbers", *Revista Internacional de Métodos Numéricos para Cálculo y Diseño en Ingeniería*, Vol 35 (2), 33, 2019., DOI:10.23967/j.rimni.2019.06.003, ISSN: 0213-1315, IF(2019): 0.338, citiran 1 put
3. Radulović M., Girbal S., Tomašević M., "Low-level Implementation of the SISC Protocol for Thread-level Speculation on a Multi-core Architecture", *Parallel Computing*, vol. 67, Issue C, September 2017, pp. 1-19, DOI: 10.1016/j.parco.2017.07.007, ISSN: 0167-8191, IF(2017): 0.938, citiran 0 puta
4. Radulović M., Tomašević M., Milutinović V., "Register-Level Communication in Speculative Chip Multiprocessors", *Advances in Computers*, vol. 92, January 2014, pp. 1-66, ISSN: 0065-2458, IF: 0.489 (2013), citiran 3 puta
5. Vitorović A., Tomašević M., Milutinović V., "Manual Parallelization versus State-of-the-art Parallelization Techniques: the SPEC CPU2006 as a Case Study", *Advances in Computers*, vol. 92, January 2014, pp. 203-251, ISSN: 0065-2458, IF: 0.489 (2013), citiran 4 puta
6. Tomašević V., Tomašević M., "An Analysis of Chain Characteristics in the Cryptanalytic TMTO Method", *Theoretical Computer Science*, Vol. 501, August 2013, pp. 52-61, ISSN: 0304-3975, IF(2013): 0.516, citiran 4 puta
7. Tomašević M., Bojović M., Đorđević J., "A Hardware Implementation of the Mechanism of Multiprocessing", *Microprocessors and Microsystems*, Vol. 23, December 1999, pp. 471-479, ISSN: 0141-9331, IF(1999): 0.151, citiran 0 puta
8. Bojović M., Tomašević M., Đorđević J., "The Interactive Development and Testing System for a RISC-Style Processor," *The Computer Journal*, Vol. 42, No. 5, 1999., ISSN: 0010-4620, IF(1999): 0.349, citiran 0 puta
9. Đorđević J., Tomašević M., Bojović M., Potić V., Randić S., "An Operating System Accelerator," *Journal of Systems Architecture*, Vol. 44, No. 9-10, June 1998, pp. 737-754, ISSN: 1383-7621, IF(1998): 0.029, citiran 3 puta
10. Tomašević M., Milutinović V. "The Word-invalidate Cache Coherence Protocol," *Microprocessors and Microsystems*, Vol. 20, No. 1, March 1996, pp. 3-16, ISSN: 0141-9331, IF(1997): 0.163, citiran 6 puta
11. Savić, S., Tomašević M., Milutinović V. "Improved RMS for the PC Environment," *Microprocessors and Microsystems*, Vol. 19, No. 10, December 1995, pp. 609-619, ISSN: 0141-9331, IF(1997): 0.163, citiran 3 puta

Радови у међународним научним часописима ван JCR листе (часописи који немају impact factor)

1. Đorđević J., Bojović M., Tomašević M., Lazić B., Velašević D., "A RISC-Style Hardware Accelerator for Operating Systems," *International Journal of Computers and Applications*, Vol. 21, No. 2, 1999, pp. 50-55, ISSN: 1206-212X.

2. Radulović M., Tomašević M., "A Proposal for Register-level Communication in a Speculative Chip Multiprocessor", *ETF Journal of Electrical Engineering, University of Montenegro*, Vol. 15, No. 1, May 2006, pp. 91-98. ISSN 0352 – 5207.
3. Tomašević M., Protić J., Savić S., Jovanović M., Grujić A., Milutinović V. "A Reflective Memory System for Personal Computers", *The IPSI Transactions on Internet Research*, Vol. 2, No. 2, July 2006, pp. 7-12. ISSN: 1820-4503
4. Radulović M., Tomašević M. "On Reducing Overheads in CMP TLS Integrated Protocols", *The IPSI Bgd Transactions on Internet Research*, Vol. 3, No. 1, January 2007, pp. 11-17. ISSN: 1820-4503

M30 Међународни научни скупови

M31 – Предавање по позиву са међународног скупа штампано у целини

1. Mišić M., Protić J., Tomašević M. "Improving Source Code Plagiarism Detection: Lessons Learned", *25th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2017.
2. Šuštran Ž., Protić J., Tomašević M. "Towards an Improved Implementation of Hardware Transactional Memory on Asymmetric Processors", *30th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2022.

M32 – Предавање по позиву са међународног скупа штампано у изводу

1. Tomašević M., Milutinović V., "Shared-Memory Multiprocessors", *2nd International Conference on Parallel Processing and Applications (PPAM'97)* Zakopane, Poland, September 1997.
2. Tomašević M., Protić J., Milutinović V., "Contemporary Issues in Shared-Memory Multiprocessors", *HIPC-97 Asian High Performance Conference*, Seoul, Korea, April 97.
3. Protić J., Tomašević M., Milutinović V., "Distributed Shared Memory: Concepts and Systems," *23th International Symposium on Computer Architecture (ISCA 23)*, Philadelphia, PA, USA, May 1996.
4. Tomašević M., Tartalja I., Milutinović V., "Hardware and Software Approaches to Cache Coherence in Shared-Memory Multiprocessors", *Specialized workshop on cache consistency problem*, University of Pisa, Pisa, Italy, January 96.
5. Tomašević M., Milutinović V., "Tutorial on Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors", *2th International Symposium on High-Performance Computer Architecture (HPCA)*, San Jose, CA, USA, February 1996.
6. Tomašević M., Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors", *22th International Symposium on Computer Architecture (ISCA 22)*, Santa Margherita Ligure, Italy, June 1995.

M33 – Саопштење са међународног скупа штампано у целини

1. Smiljković L., Radonjić M., Mišić M., Tomašević M. “Comparing Python Code Parallelization Techniques for Spatial Transcriptomics Data“, *30th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2023.
2. Šuštran Ž., Protić J., Tomašević M. “Towards an Improved Implementation of Hardware Transactional Memory on Asymmetric Processors“, *30th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2022.
3. Đukić J., Jocović V., Mišić M., Tomašević M. “Automated Grading System for Picocomputer Assembly Codes Integrated within E-Learning Platform“, *6th International Conference on Electrical, Electronic and Computing Engineering (IcETRAN)*, Novi Pazar, Serbia, June, 2022.
4. Kovačev P., Mišić M., Tomašević M. “Parallelization of the Mixture of Gaussians Model for Motion Detection on the GPU“, *Zooming Innovation in Consumer Electronics International Conference 2018 (ZINC)*, Novi Sad, Serbia, May, 2018.
5. Dundjerski D., Lazić S., Tomašević M., Bojić D., “Improving Schema Issue Advisor in the Azure SQL Database“, *25th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2017.
6. Mišić M., Protić J., Tomašević M. “Improving Source Code Plagiarism Detection: Lessons Learned“, *25th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2017.
7. Vlahović T., Mišić M., Tomašević M., Karadžić A., Rikalo A., “Extending Valgrind framework with the MIPS MSA Support“, *Zooming Innovation in Consumer Electronics International Conference 2017 (ZINC)*, Novi Sad, Serbia, May, 2017.
8. Dundjerski D., Nikolić B., Tomašević M., “A New CUDA Web-based Learning Environment“, *3rd International Conference on Electrical, Electronic and Computing Engineering (IcETRAN)*, Zlatibor, Serbia, June 2016.
9. Vesović M., Smiljanić A., Tomašević M., “Speeding-up IP Lookup Procedure in Software Routers by Means of Parallelization“, *24th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2016.
10. Nikolov D., Mišić M., Tomašević M., “GPU-based Implementation of Reverb Effect“, *23th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2015.
11. Mišić M., Bethune I., Tomašević M., “Automated Regression Testing and Code Coverage Analysis of the CP2K Application“, *7th IEEE International Conference on Software Testing, Verification, and Validation*, Cleveland, USA, April 2014.
12. Milić U., Gelado I., Puzović N., Ramirez A., Tomašević M., “Parallelizing General Histogram Application for CUDA Architecture“, *International Conference on Embedded Computer Systems: Architectures, Modeling, and Simulation*, Samos, Greece, July 2013.
13. Štrbac-Savić S., Tomašević M., “Comparative Performance Evaluation of the AVL and Red-Black Trees“, *V Balcan Conference in Informatics*, Novi Sad, Serbia, September 2012.
14. Mišić M., Đurđević Đ., Tomašević M., “Evolution and Trends in GPU Computing“, *35th International Convention on Information, Communication and Electronics Technology (MIPRO)*, Opatija, Croatia, Maj 2012.

15. Punt M., Djordjević J., Tomašević M., "A Simulation Environment for the On-Line Monitoring of a Fault Tolerant Flight Control Computer", *IEEE Eastern European Regional Conference on the Engineering of Computer Based Systems*, Novi Sad, September 2009.
16. Radulović M., Tomašević M., "Towards an Improved Integrated Coherence and Speculation Protocol", *IEEE EUROCON2007*, Warsaw, Poland, September 2007.
17. Radulović M., Tomašević M., "Support for Thread-Level Speculation in Chip Multiprocessors", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, Italy, July 2007.
18. Radulović M., Tomašević M., "An Aggressive Register-level Communication in a Speculative Chip Multiprocessor", *IEEE EUROCON2005*, Belgrade, Serbia, November 2005.
19. Elahresh M., Djordjević J., Tomašević M., Aleksić M., "An Improved On-Line Monitoring Technique for a Fault-Tolerant Computing Node", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, Canada, 2004.
20. Tončev M., Tomašević M., Djordjević J., Aleksić M., "Improving Performance of a DSM System by the Communication Controller Organization", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, Canada, 2004.
21. Tončev M., Djordjević J., Tomašević M., Aleksić M., "Multithreaded Communication Controller For Efficient DSM Multiprocessors", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, Canada, 2001.
22. Tončev M., Tomašević M., Aleksić M., "The Impact of Out-of-Order Message Delivery on Cache Coherence Protocols", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, Canada, 2001.
23. Milutinović V., Marković B., Tomašević M., Tremblay M. "The Split Temporal/Spatial Cache: A Complexity Analysis," *Proceedings of 6th SCIzzL*, Santa Clara, USA, September 1996,
24. Milutinović V., Marković B., Tomašević M., Tremblay M. "The Split Temporal/Spatial Cache: A Performance Analysis," *Proceedings of 5th SCIzzL*, Santa Clara, USA, March 1996,
25. Protić J., Tartalja I., Tomašević M., "Memory Consistency Models for Shared Memory Multiprocessors and DSM Systems," *Proceedings of the MELECON96*, Bari, Italy, May 1996.
26. Milutinović V., Tomašević M., Marković B., Tremblay M. "A New Cache Architecture Concept: The Split Temporal/Spatial Cache," *Proceedings of the MELECON96*, Bari, Italy.
27. Protić J., Tomašević M., Milutinović V., "A Survey of Distributed Shared Memory Systems," *28th Hawaii International Conference on System Sciences*, Maui, USA, January 1995.
28. Jovanović M., Tomašević M., Milutinović V., "A Simulation Analysis of Two Reflective Memory Approaches," *28th Hawaii International Conference on System Sciences*, Maui, USA, January 1995.

29. Protić J., Tomašević M., Milutinović V., "A Survey of Distributed Shared Memory Approaches," *Proceedings of XVI Int. Symposium on Nuclear Electronics and Computing*, Varna, Bulgaria, September 1994.
30. Jovanović M., Tomašević M., Milutinović V., "Design Issues in Block-Oriented Reflective Memory System," *Proceedings of XVI Int. Symposium on Nuclear Electronics and Computing*, Varna, Bulgaria, September 1994.
31. Grujić A., Tomašević M., Milutinović V., "A Simulation Study of Hardware-Oriented DSM Approaches", *IEEE Region 10's 9th Annual International Conference*, Singapore, August 1994.
32. Graovac S., Tomašević M., Benčik R., Radosavljević A., "Train Driving Simulator," *5th International Training Equipment Conference*, Hague, Netherland, April 1994.
33. Tomašević M., Milutinović V., "A Survey of Hardware Solutions for Maintenance of Cache Coherence in Shared-Memory Multiprocessors", *26th Hawaii International Conference on System Sciences*, Maui, USA, January 1993.
34. Tomašević M., Milutinović V., "A Simulation Study of Snoopy Cache Coherence Protocols", *25th Hawaii International Conference on System Sciences*, Maui, USA, January 1992.

M34 – Саопштење са међународног скупа штампано у изводу

1. Mišić M., Tomašević M., "Analysis of Parallel Sorting Algorithms on Different Parallel Platforms", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, Fiuggi, Italy, July 2011.
2. Radulović M., Girbal S., Tomašević M., "Evaluating the SISC TLS Protocol through Structural Simulation", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, Terrasa, Barcelona, Spain, July 2009.
3. Stojanović S., Furlan B., Tomašević M., Milutinović V., "An Overview of Concurrency Support in Accessing Shared Data in SMPs," *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, Italy, July 2008.
4. Radulović M., Girbal S., Tomašević M., "Simulation Support for Speculative Multithreading Processors", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, Italy, July 2008.
5. Tomašević M., Puzović N., Leković S., "Analysis and Improvement of Replacement Algorithms in SMP cache memory systems", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, Italy, July 2005.

M40 – Монографије националног значаја

M45 Поглавље у књизи M42 или рад у тематском зборнику националног значаја

1. V.Tomašević and M.Tomašević, Application of the innovative IT technologies in insurance, in *Contemporary challenges and sustainability of the insurance industry*, Chapter 23, University of Belgrade - Faculty of Economics, 2021, pp. 283-298.

2. V.Tomašević and M.Tomašević, Insurance issues regarding cyber security threats, in *Insurance market after COVID-19*, Chapter 23, University of Belgrade - Faculty of Economics, 2020, pp. 421-440.

M50 – Национални часописи

M52 – Рад у истакнутом часопису националног значаја

1. Tomašević V., Tomašević M., "Analysis and Evaluation of Three Methods for Tag Identification in OSK RFID Protocol", *Telfor Journal*, Vol. 11, No. 1, 2019., ISSN: 1821-3251.
2. Dundjerski D., Lazić S., Tomašević M., Bojić D., "An Extended Evaluation of Schema Issue Advisor in the Azure SQL Database," *Telfor Journal*, Vol. 10, No. 2, 2017., pp. 91-96, 2018., ISSN: 1821-3251.
3. Vesović M., Smiljanić A., Tomašević M., "Speeding up IP Lookup Procedure in Software Routers by Means of Parallelization," *Telfor Journal*, Vol. 9, No. 1, 2017., pp. 2-7, 2017. ISSN: 1821-3251.
4. Mišić M., Nikolov D., Tomašević M., "Analysis of CPU and GPU Implementations of Convolution Reverb Effect", *Telfor Journal*, Vol. 8, No. 2, 2016., pp. 121-126. ISSN: 1821-3251.
5. Mišić M., Dašić D., Tomašević M., "An Analysis of OpenACC Programming Model: Image Processing Algorithms as a Case Study", *Telfor Journal*, Vol. 6, No. 1, 2014., pp. 53-58. ISSN: 1821-3251.
6. Mišić M., Tomašević M., "Data Sorting Using Graphics Processing Units", *Telfor Journal*, Vol. 4 No.1, 2012, ISSN: 1821-3251.
7. Milivojević M., Đurđević Đ., Tomašević M., "Architecture of a System for Interactive Training and Testing in Algorithms and Data Structures", *Telfor Journal*, Vol.3 No.1 (2011). ISSN: 1821-3251.

M53 – Рад у часопису националног значаја

1. Tomašević V., Tomašević M., "Pregled i analiza kriptanalitičkih TMTO metoda", *Singidunum revija*, Beograd, oktobar 2010., pp. 141-152. ISSN: 1820-8819.
2. Štrbac-Savić S., Tomašević M., Maček N., Minchev Z. "Comparative Performance Evaluation of Suboptimal Binary Search Trees", *Journal of Computer And Forensic Sciences*, Vol.1, No. 1, 2022, pp. 29-45, ISSN 2956-0799.
3. Radulović M., Tomašević M. "On Reducing Overheads in CMP TLS Integrated Protocols", *The IPSI Bgd Transactions on Internet Research*, Vol. 3, No. 1, January 2007, pp. 11-17. ISSN: 1820-4503
4. Tomašević M., Protić J., Savić S., Jovanović M., Grujić A., Milutinović V. "A Reflective Memory System for Personal Computers", *The IPSI Bgd Transactions on Internet Research*, Vol. 2, No. 2, July 2006, pp. 7-12. ISSN: 1820-4503.

M55 – Уређивање научног часописа националног значаја

1. Члан Уређивачког одбора часописа *TELFOR Journal*
2. Одговорни уредник сепарата Електротехника у оквиру часописа *Техника*

M60 –Национални скупови

M63 – Саопштење са скупа националног значаја штампано у целини

1. Mišić M., Jovanović K., Drašković D., Žarković M., Tomašević M., “Godine partnerstva: saradnja sa privredom na Elektrotehničkom fakultetu Univerziteta u Beogradu u periodu 2016.-2021.”, *XXVIII skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Kopaonik, Februar 2021
2. Drašković D., Šekularac T., Srbijanović A., Nikolić B., Protić J., Cvetanović M., Ivaniš P., Tomašević M., “Novi pristupi u daljinskoj nastavi i radu stručnih tela Elektrotehničkog fakulteta u Beogradu tokom pandemije Covid-19”, *XXVII skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Kopaonik, Februar 2021.
3. Tomašević V., Tomašević M., “Ubrzanje postupka identifikacije taga kod OSK RFID protokola“, *XXVI Telekomunikacioni forum TELFOR*, Beograd, Novembar 2018.
4. Mišić M., Protić J., Tomašević M., “Pravci unapređenja softverskih sistema za detekciju plagijarizma u izvornom programskom kodu u akademskom okruženju”, *XXIII skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Kopaonik, Februar, 2017
5. Mišić M., Dacić A., Jovanović V., Protić J., Tomašević M., “Disciplinska odgovornost studenata kroz pravilnike, disciplinske mere, stavove studenata i analizu podataka”, *XXIII skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Kopaonik, Februar, 2017.
6. Mišić M., Nikolov D., Protić J., Tomašević M., “Paralelizacija GST algoritama za detekciju sličnosti u programskom kodu“, *XXIV Telekomunikacioni forum TELFOR*, Beograd, Novembar 2016.
7. Tomašević V., Tomašević M., “Time-Memory Trade-Off in RFID Systems“, *SINTEZA2016 International Scientific Conference*, Belgrade, April 2016.
8. Mišić M., Živković M., Protić J., Tomašević M., “Detekcija sličnosti u programskom kodu korišćenjem GST algoritma“, *YUINFO 2016*, Kopaonik, Mart 2016.
9. Francuski M., Mišić M., Tomašević M., “Simulacija računarskog protivnika u igri potapanje brodova na Android platformi“, *YUINFO 2013*, Kopaonik, 2013.
10. Mišić M., Dašić D., Tomašević M., “Analiza primene OpenACC direktiva u implementaciji algoritama za obradu slike“, *XXI Telekomunikacioni forum TELFOR*, Beograd, Novembar 2013.
11. Miletić S., Mišić M., Tomašević M., “Implementacija grafovskih algoritama korišćenjem grafičkih procesora”, *Konferencija za ETRAN*, Zlatibor, Jun 2013.
12. Ilić V., Mišić M., Tomašević M., “Primena grafičkih procesora u obradi zvučnih signala“, *XX Telekomunikacioni forum TELFOR*, Beograd, Novembar 2012.
13. Tomašević V., Tomašević M., “Kompromis između vremenskih i memorijskih zahteva u kriptanalitičkom postupku“, *XX Telekomunikacioni forum TELFOR*, Beograd, Novembar 2012. (Predavanje po pozivu)
14. Mišić M., Tomašević M., “Analiza performansi memorijske hijerarhije na CUDA grafičkim procesorima”, *Konferencija za ETRAN*, Zlatibor, Jun 2012.

15. Štrbac-Savić S., Tomašević M., "Analiza performansi skoro balansiranih stabala binarnog pretraživanja", *Konferencija za ETRAN*, Zlatibor, Jun 2012.
16. Štrbac-Savić S., Tomašević M., "Analiza tehnika za reorganizaciju samopodešavajućih stabala", *XI Naučno-stručni simpozijum Infoteh*, Jahorina, Mart 2012.
17. Mišić M., Tomašević M., "Sortiranje podataka korišćenjem grafičkih procesorskih jedinica" *XIX Telekomunikacioni forum TELFOR*, Beograd, Novembar 2011.
18. Dunderski D., Tomašević M., "Paralelizacija izbora najboljih ruta u BGP protokolu pomoću grafičkog procesora", *XIX Telekomunikacioni forum TELFOR*, Beograd, Novembar 2011.
19. Milivojević M., Đurđević Đ., Tomašević M., "Sistem za interaktivnu obuku i testiranje znanja iz algoritama i struktura podataka", *XVIII Telekomunikacioni forum TELFOR*, Beograd, Novembar 2010.
20. Radulović M., Tomašević M., "A Proposal for Register-level Communication in a Speculative Chip Multiprocessor", *XLIX Konferencija za ETRAN*, Budva, Jun 2005.
21. Tomašević M., Radulović M., "Speculative Chip Multiprocessors", *Proceedings of International Workshop devoted to the 25th Anniversary of Faculty of Natural Sciences*, Podgorica, September 2005, pp. 168-186.
22. Elahresh M., Đorđević J., Tomašević M., "Evaluation of a Fault-Tolerant Computing Node", *XLIV Konferencija za ETRAN*, Sokobanja, Jun 2000.
23. Elahresh M., Tomašević M., Đorđević J., "A Simulator for a Fault-Tolerant Computing Node", *XLIV Konferencija za ETRAN*, Sokobanja, Jun 2000.
24. Elahresh M., Đorđević J., Tomašević M., "DASS – An Improved Monitoring Technique", *XLIII Konferencija za ETRAN*, Zlatibor, Septembar 1999.
25. Elahresh M., Tomašević M., Đorđević J., "The On-line Error Detection Using the Monitoring Technique", *Informacione tehnologije*, Žabljak, Mart 1998.
26. Tončev M., Tomašević M., Đorđević J., "Višekontekstni komunikacioni kontroler za efikasni DSM multiprocesor", *XLII Konferencija za ETRAN*, Vrnjačka Banja, Jun 1998.
27. Tončev M., Tomašević M., Đorđević J., "Dinamička simulacija multiprocesora sa distribuiranom zajedničkom memorijom", *XLI Konferencija za ETRAN*, Zlatibor, Jun 1997.
28. Jovanović M., Tomašević M., "Analiza složenosti osnovnog i poboljšanog sistema sa reflektivnom memorijom", *XL Konferencija ETRAN-a*, Budva, Jun 1996.
29. Protić J., Tartalja I., Tomašević M., "Prilog razumevanju memorijskih modela konzistencije", *YU INFO96*, Brezovica, April 1996.
30. Tončev M., Tomašević M., Đorđević J., Milutinović V., "Statistička analiza korišćenja primitiva protokola za održavanje keš koherencije kod DSM multiprocesora", *YU INFO96*, Brezovica, April 1996.
31. Protić J., Tomašević M., Milutinović V., "Pregled DSM procesiranja: sistemi", *XXXIX Konferencija ETRAN-a*, Zlatibor, Jun 1995.
32. Jovanović M., Tomašević M., "Analitičko modeliranje performansi RM/MC sistema", *XXXIX Konferencija ETRAN-a*, Zlatibor, Jun 1995.

33. Jovanović M., Tomašević M., "Simulaciono poređenje dva pristupa sistema sa reflektivnom memorijom", *YU INFO95*, Brezovica, 1995.
34. Protić J., Tomašević M., Milutinović V., "Pregled DSM procesiranja: koncepti", *YU INFO95*, Brezovica, Mart 1995.
35. Tomašević M., Benčik R., Graovac S., "Računarska podrška trenažera za obuku mašinovođa", *JUŽEL94*, Vrnjačka Banja, Oktobar 1994.
36. Savić S., Tomašević M., Milutinović V., "Simulacija i implementacija jednog koncepta distribuirane deljene memorije", *XXXVIII Konferencija ETAN-a*, Niš, Jun 1994.
37. Grujić A., Tomašević M., Milutinović V., "Simulaciona analiza tri DSM pristupa", *XXXVIII Konferencija ETAN-a*, Niš, Jun 1994.
38. Tomašević M., Milutinović V., "Analitička evaluacija decentralizovanih protokola za koherenciju keš memorija", *XXXVII Konferencija ETAN-a*, Beograd, Jun 1993.
39. Tomašević M., Gobović A., Milutinović V., "Simulator multiprocesorskog sistema sa zajedničkom memorijom i zajedničkom magistralom", *XXXVI Konferencija ETAN-a*, Kopaonik, Jun 1992.
40. Tomašević M., Milutinović V., "Dvonivoska hijerarhija keš memorija u multiprocesorskim sistemima sa zajedničkom memorijom i zajedničkom magistralom", *XXXV Konferencija ETAN-a*, Ohrid, Jun 1991.
41. Tomašević M., Džigurski O., Petronijević D., "Simulacija grafičkog prikazivanja podataka u avionskim računarskim sistemima", *XXXIV Konferencija ETAN-a*, Zagreb, Jun 1990.
42. Tomašević M., Džigurski O., Vojvodić I., Petronijević D., "Distribuirani računarski sistem za simulaciju dinamičkih sistema u realnom vremenu", *XXXIII Konferencija ETAN-a*, Novi Sad, Jun 1989.
43. Tomašević M., Đorđević J., Potić V., "Razmatranje arhitekture procesora multiprocesne obrade", *XXX Konferencija ETAN-a*, Herceg Novi, Jun 1986.
44. Đorđević J., Potić V., Randić S., Tomašević M., Bojović M., "Analiza preklapanja mikroinstrukcija procesora multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Split, Jun 1984.
45. Bojović M., Đorđević J., Tomašević M., Potić V., Randić S., "Komandni jezik za upravljanje procesorom multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Split, Jun 1984.
46. Đorđević J., Tomašević M., "Simulator procesora multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Struga, Jun 1983.
47. Đorđević J., Randić S., Tomašević M., "Mikroasembler procesora multiprocesne obrade", *XXVII Konferencija ETAN-a*, Subotica, Jun 1982.
48. Potić V., Đorđević J., Lazić B., Velašević D., Randić S., Tomašević M., "Arhitektura i organizacija procesora multiprocesne obrade", *XXVII Konferencija ETAN-a*, Subotica, Jun 1982.

M70 Магистарска теза и докторска теза

M71 Магистарски рад

1. Томашевић М., “Софтверски систем за развој микропрограма процесора мултипроцесне обраде”, Електротехнички факултет, Универзитет у Београду, септембар 1984.

M72 Докторска дисертација

1. Томашевић М., “Нови хардверски протокол за кохеренцију кеш меморија у мултипроцесорским системима са заједничком меморијом”, Електротехнички факултет, Универзитет у Београду, децембар 1992.

II. ЦИТИРАНОСТ

Подаци о цитираности према SCOPUS-у (на дан 20.06.2024. године):

2.1 Укупан број цитата 370

2.2 Број хетероцитата 294

2.3 Број цитираних радова на SCOPUS-у 62

2.4 Цитираност у књигама 8, дисертацијама 17 и значајним иностраним публикацијама 15

2.5 Хиршов индекс (h-фактор) према броју хетероцитата: 10

III. ИНЖЕЊЕРСКЕ РЕАЛИЗАЦИЈЕ

1. Урађени значајни пројекти за потребе привреде (пројекти за извођење, главни, идејни, студије)
 1. Развој и реализација процесора мултипроцесне обраде. Пројекат је рађен у Институту “Михајло Пупин”, Београд, у сарадњи са Институтом проблема управљања, Москва.
 2. Софтверски микропрограмски систем и развојно окружење за процесор мултипроцесне обраде. Пројекат је рађен у Институту “Михајло Пупин”, Београд, за Институт проблема управљања, Москва.
 3. Идејни пројект домаћег покретног рачунара посебне намене. Пројект је рађен у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
 4. Пројект пословног рачунара IMP86, Институт “Михајло Пупин”, Београд, за фирму Интеркомерц-Информатика.
 5. Рачунарски систем за вођење беспилотне летелице. Пројект је рађен у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
 6. Развој и симулација дистрибуираног авионског рачунарског система. Пројект је рађен у Институту “Михајло Пупин”, Београд, Ваздухопловни војно-технички институт, Жарково.

7. Истраживање и развој хардверских и софтверских структура као подршка мултипроцесном мултимикропроцесорском систему за рад у реалном времену, Институт “Михајло Пупин”, Београд, за Основну заједницу науке, Београд
8. Развој хардверског протокола за одржавање кохеренције кеш меморија у мултипроцесорском систему са заједничком меморијом и заједничком магистралом. Пројект је рађен на Електротехничком факултету, Београд, за компанију NCR, Аугзбург, Немачка.
9. Развој тренажера за обуку машиновођа. Пројект је рађен у Институту “Михајло Пупин”, Београд, за Југословенске железнице.
10. Надградња мултипроцесорских система са заједничком меморијом, за фирму Encore, САД
11. Развој и реализација мултипроцесорског система са рефлективном меморијом заснованог на РС рачунарима, за фирму Encore, САД
12. Инфраструктура и апликације за електронско пословање и образовање преко Интернета. Пројекат је рађен на Електротехничком факултету, Београд, као један од стратешких пројеката Министарства за науку и технологију Србије.
13. Експертиза у области протокола за коференцију приватних кеш меморија за компанију *Hewlett Packard*, САД. Рађено на Електротехничком факултету, Београд.
14. Развој дистрибуираних рачунарских система за управљање у индустрији. Пројекат су радили Електротехнички факултет Београд и више других институција као један од трогодишњих стратешких пројеката Министарства за науку и технологију Србије.
15. Истраживање у области архитектура високе перформансе за HIPEAC2. Рађено на Електротехничком факултету, Београд.
16. Истраживање из области интерконекционих мрежа за паралелне рачунаре високих перформанси са Институтотом Јожеф Штефан, Љубљана, Словенија. Рађено на Електротехничком факултету, Београд.
17. Истраживање из области модела трансакционе меморије, EURO COST on Transactional Memory, конзорцијум више европских универзитета.
18. Развој дигиталних технологија и умрежених сервиса у системима са уграђеним електронским компонентама. Пројекат рађен на Електротехничком факултету, Београд за Министарство за просвету, науку и технолошки развој Србије.

2. Остали пројекти:

1. Студија Дистрибуирани рачунарски системи. Студија је рађена у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
2. Студија Мултипроцесни рачунарски системи. Студија је рађена у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
3. Симулациона студија протокола за одржавање кохеренције кеш меморија коришћењем пакета N.2. Студија је рађена на Електротехничком факултету, Београд, за фирму *TDT, Cleveland*, САД.

4. Евалуација мултипроцесорских система са хардверски имплементираним механизмом дистрибуиране заједничке меморије, за компанију *Encore*, САД.
5. Истраживање у области мултипроцесорских система са заједничком меморијом, за Министарство просвете Црне Горе.
6. Истраживање у области паралелних рачунарских система. Истраживање је рађено на Електротехничком факултету, Београд и више других институција у оквиру петогодишњег Министарства просвете, науке и технолошког развоја Србије.
7. Master Study Development Program, за *World University Service* (WUS), Аустрија.
8. Information Security Services Education in Serbia (ISSES). Пројекат у оквиру програма Erasmus+ са више домаћих и иностраних факултета.
9. RePROGRAM – Пројекат Министарства просвете, науке и технолошког развоја за унапређење наставе у високом школству
10. Моделовање грешака при упису у ДНК користећи технике машинског учења, Пројекат Фонда за Науку у оквиру програма Сарадња са дијаспором.

IV ОСТАЛИ ПОКАЗАТЕЉИ УСПЕХА

4.1 Награде међународне

1. На IEEE/ACM конференцији HICSS-92 добио је другу награду за рад у секцији за архитектуру рачунара

4.2 Награде домаће

2. Рад на XXVII конференцији ЕТАН-а 1982. године добио је награду Економског факултета из Суботице,
3. Рад а на XXXV конференцији ЕТАН-а 1991. године награђен је за најбољи рад у секцији за рачунарску технику..
4. Рад на XLIX конференцији ЕТРАН-а 2005. године, добио награду за најбољи рад у секцији за рачунарску технику.
5. Добитник је Повеле “Капетан Миша Анастасијевић” за научно-стручни допринос развоју рачунарске технике и информатике у Србији 2020. године.

4.3. Уређивачки одбор часописа

1. Члан Уређивачког одбора часописа *TELFOR Journal*
2. Одговорни уредник сепарата Електротехника у оквиру часописа *Техника*

4.4. Рецензије радова са ISI-SCI-IF листе

Рецензент више радова у међународним часописима *IEEE Transactions on Computers*, *IEEE Proceedings*, *IEEE Micro*, *IEEE Concurrency*, *Software: Practice and Experience*, итд.

4.6. Чланство у научним и стручним удружењима

1. Члан Председништва *ЕТРАН*-а
2. Члан струковне организације HiPEAC (*European Network of Excellence on High Performance and Embedded Architecture and Compilation*).

V ДОПРИНОСИ РАЗВОЈУ УСЛОВА НАУЧНО-ИСТРАЖИВАЧКОГ РАДА

5.1 Формирање лабораторије

Заједно са осталим предметним наставницима и асистентима на предмете направљене су лабораторије за три групе предмета: програмирање, алгоритме и структуре података и мултипроцесорске системе.

5.2 Менторство

5.2.1. Ментор докторске дисертације

1. **Mousbah Elahresh.** An Improved On-Line Monitoring Technique for a Fault-Tolerant Computing Node, 8.10.2001. Електротехнички факултет, Универзитет у Београду
2. **Šuković Goran.** Generisanje topologije neuronske mreže primjenom sistema Lindenmajera i genetskih algoritama, 15.10.2014. Природно-математички факултет, Универзитет Црне Горе.
3. **Милан Радуловић.** Предлог подршке за спекулативно извршавање нити у SMP процесорима. 18.3.2015. Електротехнички факултет, Универзитет у Београду
4. **Мишић Марко.** Унапређења система за детекцију плагријаризма, 18.05.2017. Електротехнички факултет, Универзитет у Београду
5. **Шуштран Живојин.** Побољшање перформанси асиметричних вишејезгарних процесора кроз миграцију трансакција и прилагођење подсистема кеш меморија, 25.11.2021. Електротехнички факултет, Универзитет у Београду
6. **Дунђерски Дејан.** Систем за интелигентно откривање узрока проблема у релационим базама података у клауд окружењу, 11.03.2022. Електротехнички факултет, Универзитет у Београду

Поред тога, био је ментор 9 магистарских радова, 32 мастер рада, 16 дипломских радова петогодишњих студија и 75 завршних радова четворогодишњих студија. Учествовао је у 12 комисија за одбрану докторских радова и 21 комисији за одбрану магистарских радова на Електротехничком факултету у Београду Такође, учествовао је у више од 30 комисија за докторске и магистарске радове на Факултету техничких наука у Новом Саду, на Електротехничком факултету и Природно-математичком факултету Универзитета Црне горе у Подгорици, на Universitat Politecnica de Catalunya (UPC) у Барселони на Факултету за рачунарство и информатику у Љубљани, Електронском факултету у Нишу, , на Факултету техничких наука у Чачку и на Ваздухопловно-техничкој војној академији.

5.3 Педагошки рад:

5.3.1 Уџбеници

1. Tomašević M., *Algoritmi i strukture podataka*, (406 страна), Akademski misao, Beograd, 2008. ISBN: 978-86-7466-328-8

Ова књига се користи као уџбеник за комплетно градиво из предмета *Алгоритми и структуре података*, као и *Алгоритми и структуре података 1* и *2*. Ова књига се користи као уџбеник и на неким другим универзитетима у Србији и у региону.

5.3.3 Наставни рад

1. Основне студије на матичном факултету

- Програмирање 1
- Програмирање 2
- Алгоритми и структуре података,
- Алгоритми и структуре података 1
- Алгоритми и структуре података 2
- Мултипроцесорски системи

2. Мастер студије на матичном факултету

- Мултипроцесорски системи
- Теорија алгоритама

3. Докторске студије на матичном факултету

- Принципи програмских језика
- Мултипроцесорски системи

Скоро сви курсеви на основним студијама су на нижим годинама и слуша их велики број студената. На редовним студијама на Електротехничком факултету у Београду држао је предавања из *Програмских језика* (друга година), *Структуре података* (трећа година), На докторским студијама држао је и предмет *Формални језици и аутомати*. Држао је предавања и на постдипломској настави која се за стране студенте изводила на енглеском језику на Електротехничком факултету и то на магистарским студијама из предмета *Computer programming* и на докторским студијама из предмета *Multiprocessor systems*.

На Војно-техничкој академији КОВ-а, као и на Ваздухопловној војно-техничкој академији у Жаркову, држао је предмете *Рачунари у телекомуникацијама*, *Архитектура рачунара II*, *Програмски језици и методе програмирања* и *Структуре података*.

Држао је наставу и на другим сродним факултетима у периоду од две деценије. На Електротехничком факултету у Подгорици предавао је курс *Дигитални рачунари*, а на Природно-математичком факултету у Подгорици предавао је предмете *Организација рачунарских система*, *Програмски језици* и *Објектно-оријентисано програмирање*, као и на постдипломским студијама. Држао је наставу из *Програмских језика* и на Одсеку за рачунарску технику и информатику Универзитета "Никола Тесла" у Книну. На Техничком факултету у Чачку предавао је предмет *Програмски језици*. На Електротехничком факултету у Бањалуци предавао је предмет *Архитектура рачунара* и *Структуре података и алгоритми*. На Електротехничком факултету у Источном Сарајеву предавао је предмет *Алгоритми и структуре података*.

5.4 Међународна сарадња:

5.4.2. Учесће на пројектима

1. Истраживање из области модела трансакционе меморије, EURO COST on Transactional Memory, конзорцијум више европских универзитета.
2. Information Security Services Education in Serbia (ISSES). Пројекат у оквиру програма Erasmus+ са више домаћих и иностраних факултета.
3. Истраживање из области интерконекционих мрежа за паралелне рачунаре високих перформанси са Институтом Јожеф Штефан, Љубљана, Словенија. Рађено на Електротехничком факултету, Београд
4. Master Study Development Program, за *World University Service* (WUS), Аустрија

5.4.3. Студијски боравак у иностранству дужи од 2 месеца

1. У периоду 1990-91. године био је и гостујући истраживач на универзитету *Purdue*, West Lafayette, САД.

5.5. Одржавање научних скупова

5.5.5. Члан програмског одбора

1. Члан Програмског одбора и Научног одбора, као и координатор секције Софтерски алати и апликације међународне конференције *ТЕЛФОР*
2. Члан Програмског одбора конференције *Инфомех*
3. Члан Програмског одбора конференције *Информационе Технологије*
4. Члан Програмског одбора конференције *Engineering of Computer Based Systems*

VI ОРГАНИЗАЦИЈА НАУЧНОГ РАДА

6.5 Руковођење научним институцијама

1. Декан Електротехничког факултета (од 2018. до 2021.)
2. В.д. декана Електротехничког факултета (од новембра 2017. до октобра 2018. и од октобра 2021. до краја 2021.)
3. Продекан Електротехничког факултета за сарадњу са привредом (од 2015. до 2017.)
4. Шеф Катедре за Рачунарску технику и информатику (од 2012. до 2015.).
5. Заменик шефа Катедре за Рачунарску технику и информатику (од 2006. до 2012.).
6. Заменик шефа Одсека за Рачунарску технику и информатику.
7. Члан стручног Већа техничко-технолошких наука Универзитета у Београду (2015. до 2018.).
8. Члан Већа групације техничко-технолошких наука Универзитета у Београду (2017. -).

9. Члан Сената Универзитета у Београду (2017. до 2021.).
10. Члан Скупштине Конференције универзитета Србије (2018. до 2021.).
11. Члан Савета Учитељског факултета Универзитета у Београду (2022. до 2024.).
12. Члан Наставне комисије Електротехничког факултета.
13. Члан Комисије Министарства просвете, науке и технолошког развоја за праћење активности на увођењу државне матуре.
14. Члан Научног већа Института “Михајло Пупин”, Београд (1992-1995).
15. Члан Савета РЈ за Рачунарске системе Института “Михајло Пупин”, Београд.

6.6 Руковођење и активност у другим друштвима

6.6.2 Стручним

1. Члан Скупштине Института “Михајло Пупин”, Београд (2015. -).
2. Члан Управног одбора Друштва за телекомуникације
3. Члан Предсеништа ЕТРАН-а